

5J-5

## Concurrent Pascal のインターフリタ

およびカーネルの製作

松方 純, 田中 英彦, 元岡 達  
(東京大学 工学部)はじめに

マルチ・プロセッサ・システム PPS-1<sup>(1)</sup> のマイクロ・プログラムによる Concurrent Pascal マシンについて報告する。

PPS-1

PPS-1 は、図1のようなマルチ・プロセッサ・システムである。各プロセッサ・ユニットは、マイクロ・プログラム方式であり、マイクロ命令は、24ビット中のいわゆる縦型マイクロ命令である。大半の命令は、一命令あたり 440 ns で処理される。制御記憶は書きかえ可能で、容量は、8 kW ( $1W = 24$  ビット) ずつである。プロセッサ・ユニットは、三台あるが、この報告の範囲では、そのうち一台のみを使用している。すなわち、PPS-1 をシングル・プロセッサとして利用している。

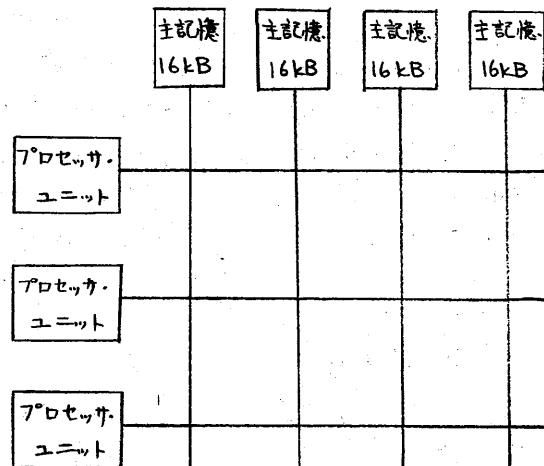


図1 PPS-1 の構成

Concurrent Pascal

Brinch Hansen は、OS 記述用の高級言語として、Concurrent Pascal を作成した。<sup>(2)</sup> Concurrent Pascal は、Wirth の Pascal の拡張であり、特徴としては、並行して動作する複数のプロセスからプログラムが構成されること、抽象データ型であるクラス、モニターが導入されたことなどが挙げられる。

Concurrent Pascal マシン

Brinch Hansen は、PDP-11/45 によってシミュレートされる仮想計算機、Concurrent Pascal マシン上に、Concurrent Pascal を実装した。<sup>(2)</sup>

Concurrent Pascal マシンは、インターフリタとカーネルの二つの部分からなる。インターフリタは、Concurrent Pascal コンパイラによって生成される Concurrent Pascal マシンの命令 virtual code を実行する仮想スタック・マシンである。このインターフリタをプロセス毎に時分割で使用することにより、プロセスの並行動作を実現している。カーネルは、I/O 等のハードウェアに密着した機能の提供とインターフリタの時分割の制御などを行なう。

PPS-1 上の Concurrent Pascal マシン

Concurrent Pascal マシンのマイクロ・プログラムによる実現の方法として次のような方法が挙げられる。

(1) PDP-11/45 をマイクロ・プログラムでエミュレートする。

(2) Concurrent Pascal マシンを直接マイクロ・プログラムでエミュレートする。

我々の研究室では、既に(1)の方法により Concurrent Pascal を PPS-1 上に実現した。<sup>(3)</sup> さらに、インターフリタの一部を直接マイクロ・プログラムでエミュレートするように改良された。その結果、処理速度が相当速くなった。<sup>(3)</sup>

現在、(2)の方法、すなはち、Concurrent Pascal マシンを直接エミュレートするマイクロ・プログラムの作成を行なっている。PDP-11/45に縛られないので、種々の効率化が容易になった。たとえば、PDP-11/45において、主記憶のアクセスの度に使用される仮想アドレッシング機構のハードウェアのエミュレーションを省めることは、処理速度の向上に相当寄与する。表1は、PPS-1 上の Concurrent Pascal マシンの各種の実装法における virtual code の処理速度を比較したものである。

現在作成中の Concurrent Pascal マシンのマイクロ・プログラムの大きさは、確定的ではないが、4kW (1W = 24ビット) 程度になる予定である。これは、PDP-11/45 のエミュレータの大きさ(約4kW)と同じくらいである。

#### おわりに

今後の課題としては、PPS-1 が、マルチ・プロセッサ・システムであることを活かし、複数のプロセッサ上で動作する Concurrent Pascal マシンの実現等が興味深いと思われる。

#### 参考文献

- (1) 元岡, 山室 : ポリプロセッサシステム PPS-1 , 情報処理 16, 10, pp. 906-912, 1975.
- (2) Brinch Hansen : The Architecture of Concurrent Programs , Prentice-Hall , 1977.
- (3) 塙淵 : PPS-1 フームウェア技術による PASCAL, SOLO システムへの移行 , 昭和52年電子通信学会講演論文集。

実装方法 virtual code	PDP-11/45 エミュレータ上 (1) の方法	一部を直接エミュレート	全体をエミュレート (2) の方法
push constant address	390 μs	97 μs	15 μs
push local address	287 μs	58 μs	11 μs
push local variable	344 μs	83 μs	11 μs
push indirect	224 μs	82 μs	9 μs
push byte	300 μs	84 μs	10 μs
range	379 μs	58 μs	15 μs
copy byte	236 μs	81 μs	10 μs
copy word	217 μs	82 μs	10 μs
call	371 μs	82 μs	10 μs
call system	390 μs	131 μs	15 μs
enter	1053 μs	132 μs	26 μs
exit	605 μs	60 μs	12 μs

表1 PPS-1 上の Concurrent Pascal マシンにおける virtual code の処理時間。